

仕 様 書

1 件 名 FPGA ボード購入 (コンピュータアーキテクチャ研究室)

2 商品名等及び形状その他

品名	数量	仕様等
XILINX A-U50-P00G-PQ-G	1	<ul style="list-style-type: none">・アーキテクチャは、UltraScale+であること。・フォーム ファクタは、ハーフ ハイト、ハーフレンガス、シングル スロット、ロープロファイルに対応していること。・ルックアップ テーブル (LUT) は、872,000 以上であること。・HBM2 メモリは、8GB 以上であること。・HBM2 帯域幅は、316GB/s 以上であること。・ネットワーク インターフェイスは、1 x QSFP28 (100GbE) 以上であること。・クロック精度は、IEEE 1588 に対応していること。・PCI Express は、PCIe Gen3 x 16、デュアル PCIe Gen4 x 8、CCIX に対応していること。・熱管理ソリューションは、パッシブであること。・熱設計電力 (TDP) は、75W 以下であること。

※上記仕様を満たす他の製品を納入しようとする場合は、事前に担当者に確認の上、了承を得ること。

3 検収受領 本品の納品・受領については、検査員立会いのうえ指定場所に納入し、良好な状態で受領する。設置作業を含むこと。

4 保証その他 保証期間は、本品検査受領後1か年とする。
ただし、納入者（又は製造者）の責任に属する不良箇所が生じた場合は、本学担当者と連絡のうえ、無料で修理又は良品と取り替えるものとする。

5 納入場所 広島市安佐南区大塚東三丁目4番1号
広島市立大学 情報科学部棟 513号室

6 納入期限 2022年3月31日（木）

7 連絡先 広島市安佐南区大塚東三丁目4番1号
広島市立大学事務局
教務・研究支援室教育研究支援グループ（担当：糸山）
電話（082）830-1501

8 その他 1) 落札者は、契約締結後、直ちに納入場所の本学教職員に連絡を行い設置・納入等の詳細な調整を行うこと。
2) 本品に関する疑義等が生じた場合は、直ちに担当者と連絡協議のうえ決定すること。
3) 上記発注品の納品は、新品に限る。